



# POLITECNICO

MILANO 1863

## *Dati Protocollo*

<b>N° Protocollo</b>	2019 III/13 N. 0033557
<b>Data</b>	14/03/2019
<b>Repertorio</b>	Decreti 2135/2019
<b>UOR-RPA</b>	PDOC - Servizio gestione personale docente
<b>RPA</b>	312882 - EFTIMIADI ENRICO
<b>Firmatario</b>	245105 - SORRENTINO RAFFAELE

## *Dati Provvedimento*

<b>Id</b>	37786
<b>Destinatari</b>	551509 - BILLO FEDERICA 559540 - PUGNI ROSSELLA 643620 - TRIMIGLIOZZI BARBARA
<b>Oggetto</b>	D.D. approvazione atti - assegno di ricerca -PROGETTAZIONE E REALIZZAZIONE DI PIATTAFORMA 2002 IN FPGA, IN AMBITO FERROVIARIO. REALIZZAZIONE DI PIATTAFORMA HARDWARE MULTIFUNZIONE 2002 IN CONFIGURAZIONE PIGGY-BACK IN FPGA. 2019_ASSEGNI_DEIB_131



**POLITECNICO**

MILANO 1863

**AREA RISORSE UMANE E  
ORGANIZZAZIONE**  
Servizio Gestione Personale  
Docente

EE/fb

- VISTA la Legge 09.05.1989, n. 168, "Istituzione del Ministero dell'università e della ricerca scientifica e tecnologica", e successive modificazioni;
- VISTA la Legge 07.08.1990, n. 241, "Nuove norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi", e successive modificazioni;
- VISTA la Legge 30.12.2010, n. 240, "Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario", e in particolare l'art. 22 "Assegni di ricerca";
- VISTO il Decreto legge del 31.12.2014 n. 192, "Proroga di termini previsti da disposizioni legislative" convertito con modificazioni dalla Legge del 27.02.2015, n. 11, e in particolare l' art. 6, comma *2bis*;
- VISTO il Regolamento per il conferimento di assegni per lo svolgimento di attività di ricerca su programmi di ricerca autofinanziati emanato con D.R. n. 667/AG del 28 febbraio 2011, e successivamente modificato con DD.RR. nn. 2471 del 02.10.2012, 3455 del 13.10.2014, 4674 del 19.12.2014, 2013 del 30.04.2015, 3398 del 29.07.2016 , 8268 del 20.12.2017 e 6605 del 27.09.2018;
- VISTO il Decreto del Ministro dell'Istruzione, dell'Università e della Ricerca del 09.03. 2011 n. 102, "Importo minimo assegni di ricerca - articolo 22, Legge 30.12.2010, n. 240";
- VISTO il Codice di Comportamento dei dipendenti del Politecnico di Milano, emanato con D.R. del 26.06.2014, n. 2131, ed in particolare il co. 3 dell'art. 2, "Ambito di applicazione";
- VISTO il bando emesso dal DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA di indizione della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 24 mesi nell'ambito del programma di ricerca denominato "PROGETTAZIONE E REALIZZAZIONE DI PIATTAFORMA 2002 IN FPGA, IN AMBITO FERROVIARIO. REALIZZAZIONE DI PIATTAFORMA HARDWARE MULTIFUNZIONE 2002 IN CONFIGURAZIONE PIGGY-BACK IN FPGA. 2019\_ASSEGNI\_DEIB\_131";
- VISTO il Decreto Direttoriale rep. n. 1649 prot. n. 25379 del 27/02/2019 con il quale è stata nominata la Commissione Giudicatrice della predetta selezione pubblica;
- VISTI gli atti relativi all'espletamento della selezione medesima,

DECRETA

ART. 1 Sono approvati gli atti della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 24 mesi nell'ambito del programma di ricerca denominato "PROGETTAZIONE E REALIZZAZIONE DI PIATTAFORMA 2002 IN FPGA, IN AMBITO FERROVIARIO. REALIZZAZIONE DI PIATTAFORMA HARDWARE MULTIFUNZIONE 2002 IN CONFIGURAZIONE PIGGY-BACK IN FPGA. 2019\_ASSEGNI\_DEIB\_131";

ART. 2 A seguito di quanto disposto all'art. 1 è stato dichiarato vincitore, sotto condizione dell'accertamento dei requisiti prescritti:

Dott. GHILARDI DINO

*IL DIRETTORE GENERALE*  
*(Ing. Graziano Dragoni)*  
f.to Raffaele Sorrentino

Firmato digitalmente ai sensi del CAD - D.Lgs 82/2005 e s.m.i..

**SELEZIONE PUBBLICA PER L'ATTIVAZIONE DI N. 1 ASSEGNI PER LO SVOLGIMENTO DI ATTIVITÀ DI RICERCA A TEMPO DETERMINATO DELLA DURATA DI MESI 24 PRESSO IL DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA - SSD ING-INF/01 - ELETTRONICA – CODICE PROCEDURA 2018/ASSEGNI\_DEIB131\_2019 NELL'AMBITO DEL PROGRAMMA DI RICERCA DENOMINATO:**

PROGETTAZIONE E REALIZZAZIONE DI PIATTAFORMA 2002 IN FPGA, IN AMBITO FERROVIARIO.  
 REALIZZAZIONE DI PIATTAFORMA HARDWARE MULTIFUNZIONE 2002 IN CONFIGURAZIONE PIGGY-BACK IN  
 FPGA. 2019\_ASSEGNI\_DEIB\_131

**Allegato n. 4**

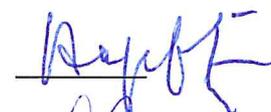
**GRADUATORIA DI MERITO**

<b>CRITERI</b>	Pertinenza dei titoli di studio con il programma di ricerca oggetto della selezione	Coerenza del profilo complessivo del candidato rispetto ai contenuti del programma di ricerca oggetto della selezione	Attinenza delle pubblicazioni, delle tesi e dei prodotti scientifici presentati con il programma di ricerca oggetto della selezione	Colloquio inteso ad accertare l'attitudine del candidato alla ricerca oggetto della selezione	<b>Totale</b>
<b>GHILARDI Dino</b>	<b>14</b>	<b>23</b>	<b>10</b>	<b>35</b>	<b>82</b>

**LA COMMISSIONE**

Prof. ANGELO GERACI

Professore Associato (Presidente)



Prof. FRANCO ZAPPA

Professore Ordinario (Componente)



Dott.ssa FEDERICA ALBERTA VILLA

Ricercatore T.D. (Componente)

